

Renesas S7G2 用サンプル(e2studio LVD)の説明

(e2studio Version:2022-7 / SSP Version 2.3.0)

1. Sample の免責について

- **Sample** に関する Tel/Fax でのご質問に関してはお受けできません。ただし、メールでのご質問に関してはお答えするよう努力はしますが、都合によりお答えできない場合もありますので予めご了承ください。
- **Sample** ソフトの不具合が発見された場合の対応義務はありません。また、この関連ソフトの使用方法に関する質問の回答義務もありませんので承知の上ご利用下さい。
- **Sample** ソフトは、無保証で提供されているものであり、その適用可能性も含めて、いかなる保証も行いません。また、本ソフトウェアの利用により直接的または間接的に生じたいかなる損害に関しても、その責任を負わないものとします。

2. サンプルのプロジェクト名

ワークスペース名	概要	プロジェクト名
S7G2_e2std_LVD	Low Voltage Detection(LVD) の使用例サンプル	LVD_HAL HAL モードで動作 LVD Driver(r_lvd) LVD(Interrupt Priority 0) Azure RTOS 未使用例

統合開発環境
Renesas e2studio(Version 2022-7)
SSP(Version2.3.0)

3. Tera Term Pro のインストール

- ①「teraterm-4.106.exe」を検索してダウンロードする。
- ②PCにインストールし実行する
- ③シリアルポートの設定

Tera Term: シリアルポート 設定と接続

ポート(P): COM1

スピード(E): 115200

データ(D): 8 bit

パリティ(A): none

ストップビット(S): 1 bit

フロー制御(F): none

送信遅延
0 ミリ秒/字(C) 0 ミリ秒/行(L)

Device Friendly Name: 通信ポート (COM1)
Device Instance ID: ACPI\PNP0501\0
Device Manufacturer: (標準ポート)
Provider Name: Microsoft
Driver Date: 6-21-2006
Driver Version: 10.0.19041.1

COM 番号は、
PC 側でシリアル通信可能
な番号を指定する。

115200BPS

8bit

none

1bit

none

の仕様にする。

④端末の設定

Tera Term: 端末の設定

端末サイズ(T): 90 x 54

☒ ウィンドウサイズ(S):

☐ 自動的に調整(W):

端末ID(I): VT100

☐ ローカルエコー(L):

応答(A):

☐ 自動切り替え(VT<->TEK)(U):

改行コード
受信(R): CR

送信(M): CR+LF

漢字-受信(K): SJIS

漢字-送信(J): SJIS

漢字イン(N): ^[\$B

漢字アウト(O): ^[(B

☐ 半角カナ(F)

☐ 半角カナ(D)

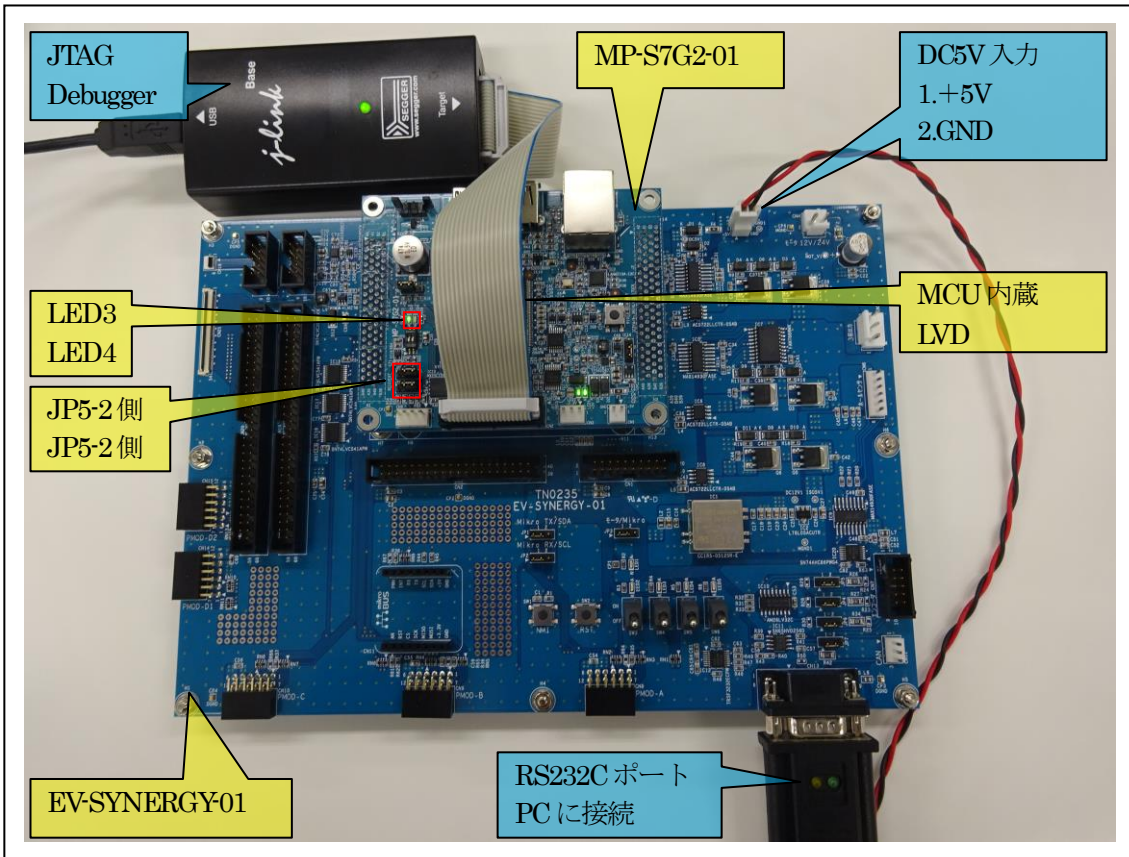
ロケール(C): japanese

USB シリアルコンバータ使用時に CR コードがカットされる設定の場合は、**受信: LF** にして下さい。

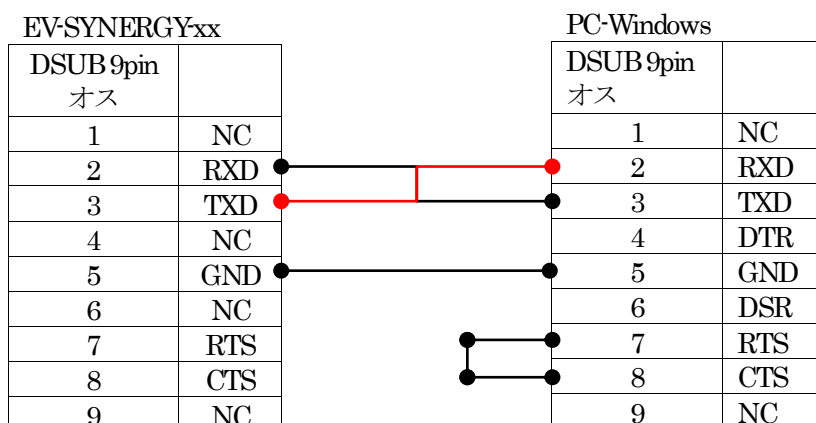
赤枠の設定にする。

4. 動作構成

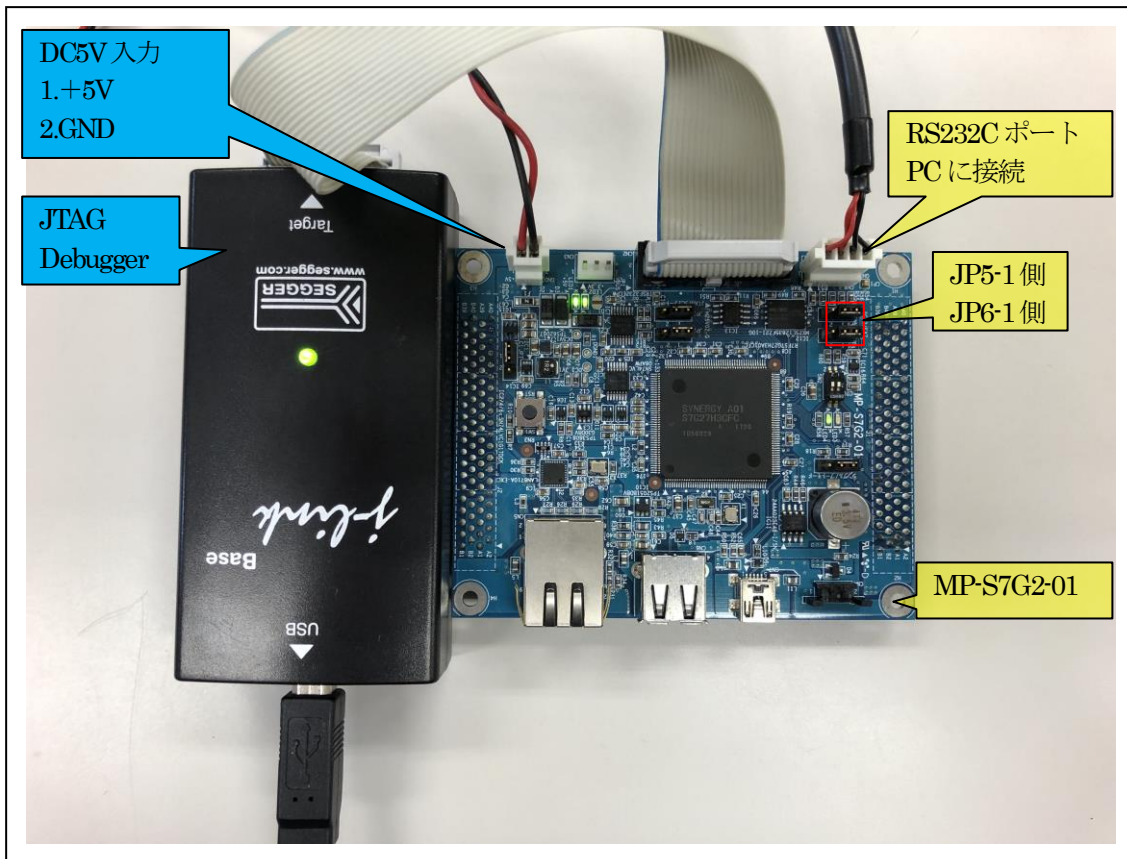
【EV-SYNERGY01】を使用の場合



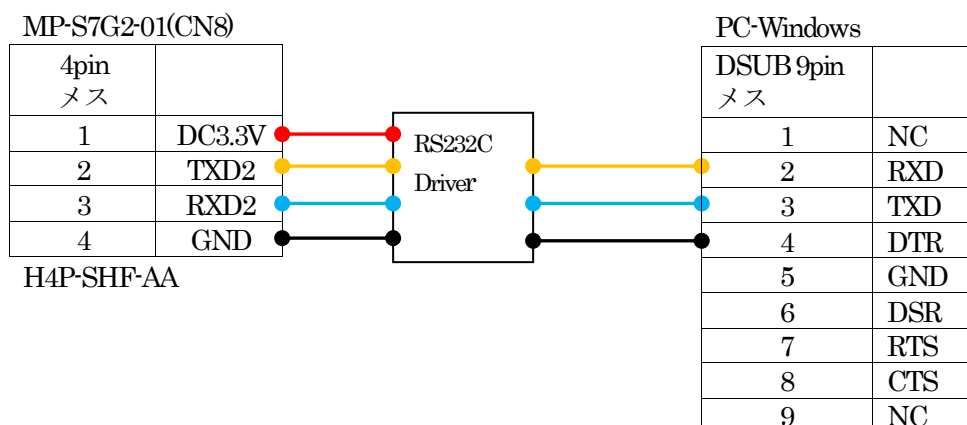
- ①PC機と接続する RS232C ケーブルは、市販「クロスケーブル」でも可能です。
- ②USB-シリアル変換ケーブルを使用される場合は、「StarTech.com 社 ICUSB232FIN」推奨
- ③自作する場合は、下記の配線になります。



【MP-S7G2-01】のみ使用の場合



- ①PC機と接続する RS232C ケーブルは、製作が必要です。
 ②「RS232C-Driver」は、下記 URL の「RS232CAB4」を推奨します。
http://tool-kobo.ddo.jp/Files/Product/RS232_422/RS232CAB.htm



5. 「S7G2_e2std_LVD」 サンプルの説明

5-1. 「LVD_HAL」 フォルダ構成とファイル名

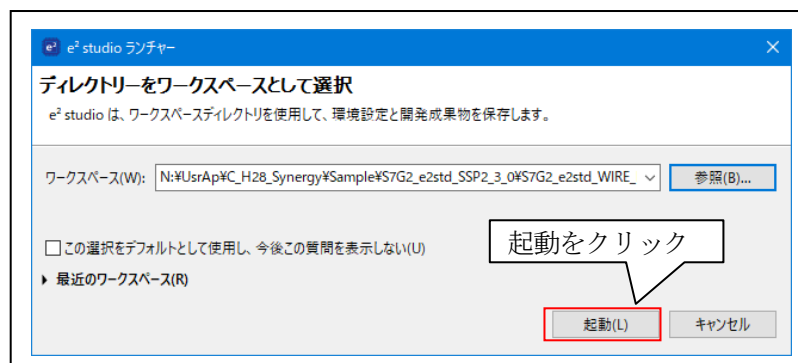
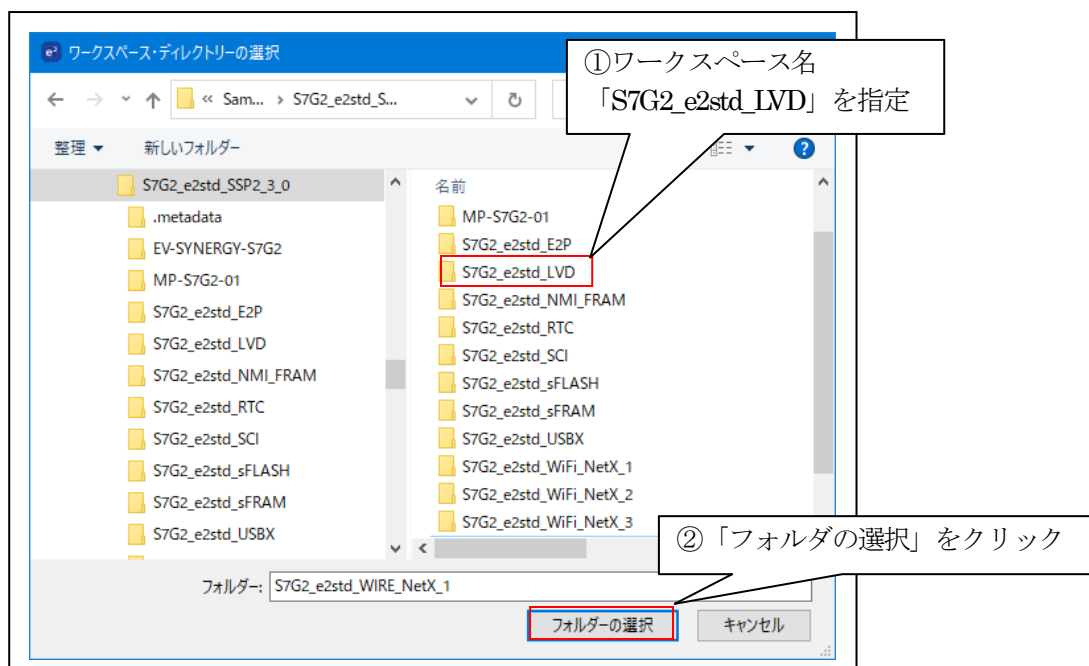
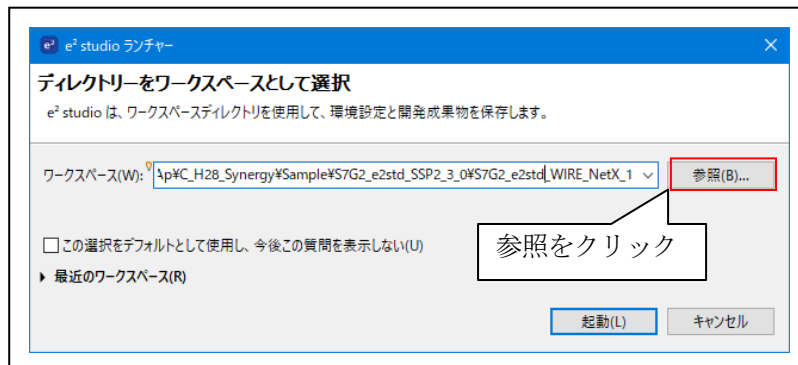
S7G2_e2std_RTC/LVD_HAL		
Debug	LVD_HAL.elf	ELF ファイル、JTAG で使用
	LVD_HAL.map	MAP ファイル、アドレス情報管理
	LVD_HAL.srec	モトローラーHEX ファイル
	その他	自動生成ファイル
script	r7fs7g27h3a01cfc.ld	ロケーション定義ファイル
Src	hal_entry.c	エントリーファイル
	LVD_hal.c	サンプルファイル
MP-S7G2-01 (リンク指定)	led.c	LED 処理モジュール
	led.h	led.c 用ヘッダーファイル
	sci2.c	シリアル通信処理モジュール
	sci2.h	sci2.c 用ヘッダーファイル
	stchar.c	文字系処理モジュール
	stchar.h	stchar.c 用ヘッダーファイル
synergy_gen		Generate を行うと作成されるファイル
synergy	Generate を行うと作成されるファイル	
synergy_cfg		
Configuration.xml	プロジェクト Generation ファイル	
PIN-MP-S7G2-01.pincfg	PIN configuration 用ファイル	
LVD_HAL.Debug.jlink	Jlink デバッガー用ファイル	
その他	自動生成ファイル	

5-2. サンプルの動作説明

- ① ソフトタイマーを利用して MP 基板上 LED3 を 100msec 毎に点滅する。
- ② VCC が 2.99V 以下になったら lvd_callback0 関数内で MP 基板上 LED4 を点灯する。
- ③ lvd_callback0 関数内で閉ループ

6. 「S7G2_e2std_LVD」をインポートする。

6-1. ワークスペース名の指定



6-2. プロジェクトのインポート

☆詳細操作は「[e2studio_synergy_Import.pdf](#)」の2項を参照して下さい。

7. デバッグ操作

7-1. デバッグ構成の設定

☆詳細操作は「[e2studio_synergy_Import.pdf](#)」の3-1項を参照して下さい。

7-2. デバッグの開始

☆詳細操作は「[e2studio_synergy_Import.pdf](#)」の3-2項を参照して下さい。

<LVD_HAL 実行画面>



7-3. デバッグの終了

☆詳細操作は「[e2studio_synergy_Import.pdf](#)」の3-3項を参照して下さい。

8. 注意事項

- ・本文書の著作権は、エーワン（株）が保有します。
- ・本文書を無断での転載は一切禁止します。
- ・本文書に記載されている内容についての質問やサポートはお受けすることが出来ません。
- ・本文章に関して、ルネサス エレクトロニクス社への問い合わせは御遠慮願います。
- ・本文書の内容に従い、使用した結果、損害が発生しても、弊社では一切の責任は負わないものとしします。
- ・本文書の内容に関して、万全を期して作成しましたが、ご不審な点、誤りなどの点がありましたら弊社までご連絡くだされば幸いです。
- ・本文書の内容は、予告なしに変更されることがあります。

9. 商標

- ・e2studio は、ルネサス エレクトロニクス株式会社の登録商標、または商品名称です。
- ・Renesas SynergyTMおよび S3A7/S5D9/S7G2 は、ルネサス エレクトロニクス株式会社の登録商標、または商品名です。
- ・その他の会社名、製品名は、各社の登録商標または商標です。

10. 参考文献

- ・「S3A7 ユーザーズマニュアル ハードウェア編」 ルネサス エレクトロニクス株式会社
- ・「S5D9 ユーザーズマニュアル ハードウェア編」 ルネサス エレクトロニクス株式会社
- ・「S7G2 ユーザーズマニュアル ハードウェア編」 ルネサス エレクトロニクス株式会社
- ・ルネサス エレクトロニクス株式会社提供のサンプル集
- ・「e2studio ユーザーズマニュアル 入門ガイド」 ルネサス エレクトロニクス株式会社
- ・「SSP vx.x.x User's Manual」 ルネサス エレクトロニクス株式会社
- ・「X-Ware Component Documents for Renesas SynergyTM」 ルネサス エレクトロニクス株式会社
- ・その他

〒486-0852

愛知県春日井市下市場町 6-9-20

エーワン株式会社

<https://www.robin-w.com>

