Rev 1.00.10

Renesas S3A7 用サンプル(e2studio LVD)の説明

(e2studio Version:2022-10 / SSP Version 2.4.0)

1． Sample の免責について

・Sample に関する Tel/Fax でのご質問に関してはお受けできません。ただし、メールでのご質問に関してはお答えするよう努力はしますが、都合によりお答えできない場合もありますので予めご了承願います。

・Sample ソフトの不具合が発見された場合の対応義務はありません。また、この関連ソフトの使用方法に関する質問の回答義務もありませんので承知の上ご利用下さい。

・Sample ソフトは、無保証で提供されているものであり、その適用可能性も含めて，いかなる保証も行いません。また，本ソフトウェアの利用により直接的または間接的に生じたいかなる損害に関しても，その責任を負わないものとします。

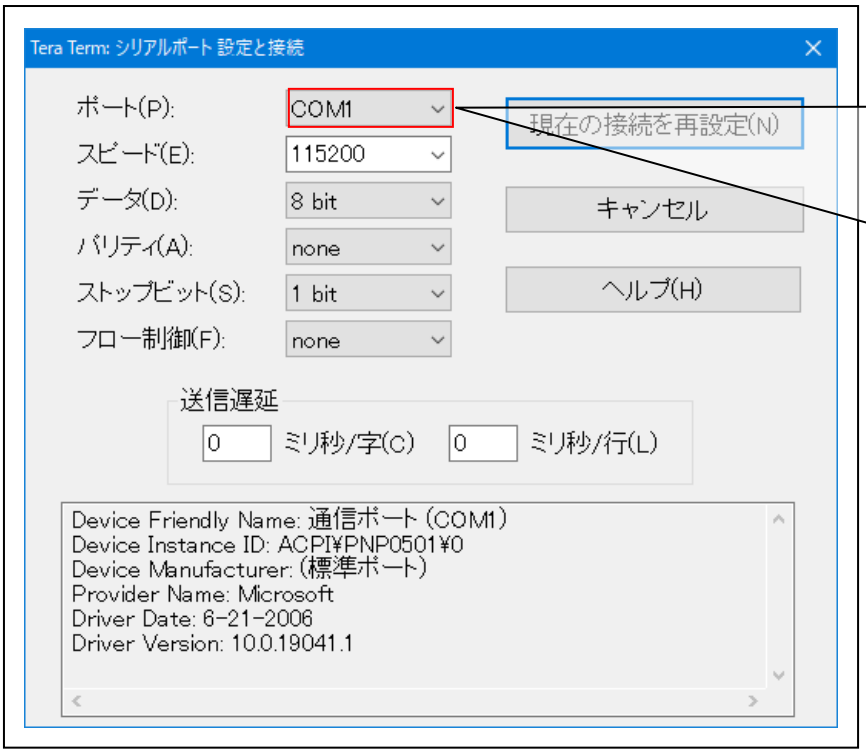
2．サンプルのプロジェクト名

ワークスペース名	概要	プロジェクト名
S3A7_e2std_LVD	Low Voltage Detection(LVD) の使用例サンプル	LVD_HAL HAL モードで動作 LVD Driver(r_lvd) LVD(Interrupt Priority 0) Azure RTOS 未使用例

統合開発環境
Renesas e2studio(Version 2022-10)
SSP(Version2.4.0)

3．Tera Term Pro のインストール

①「teraterm-4.106.exe」を検索してダウンロードする。
②PC にインストールし実行する
③シリアルポートの設定

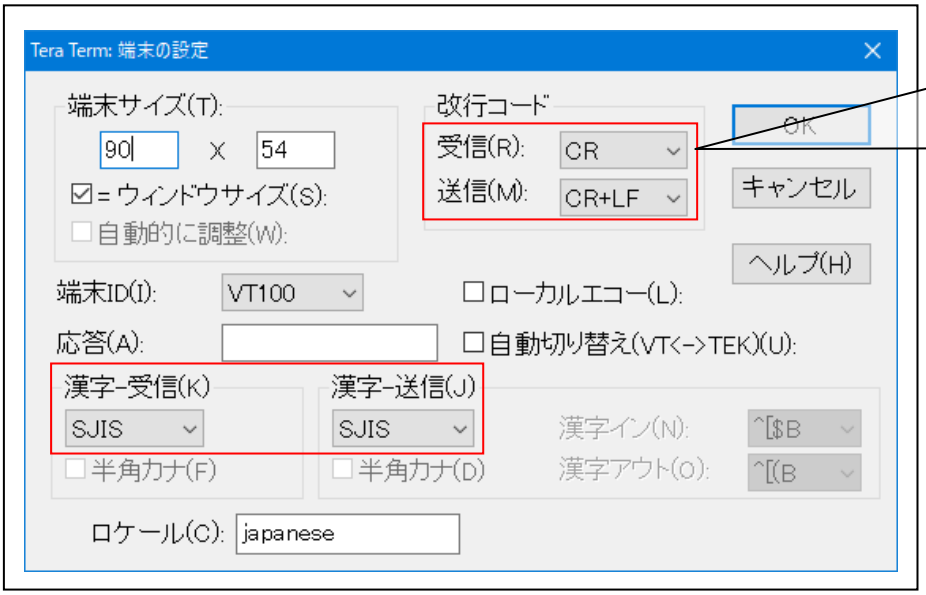


COM 番号は、
PC 側でシリアル通信可能な番号を指定する。

115200BPS
8bit
none
1bit
none

の仕様にする。

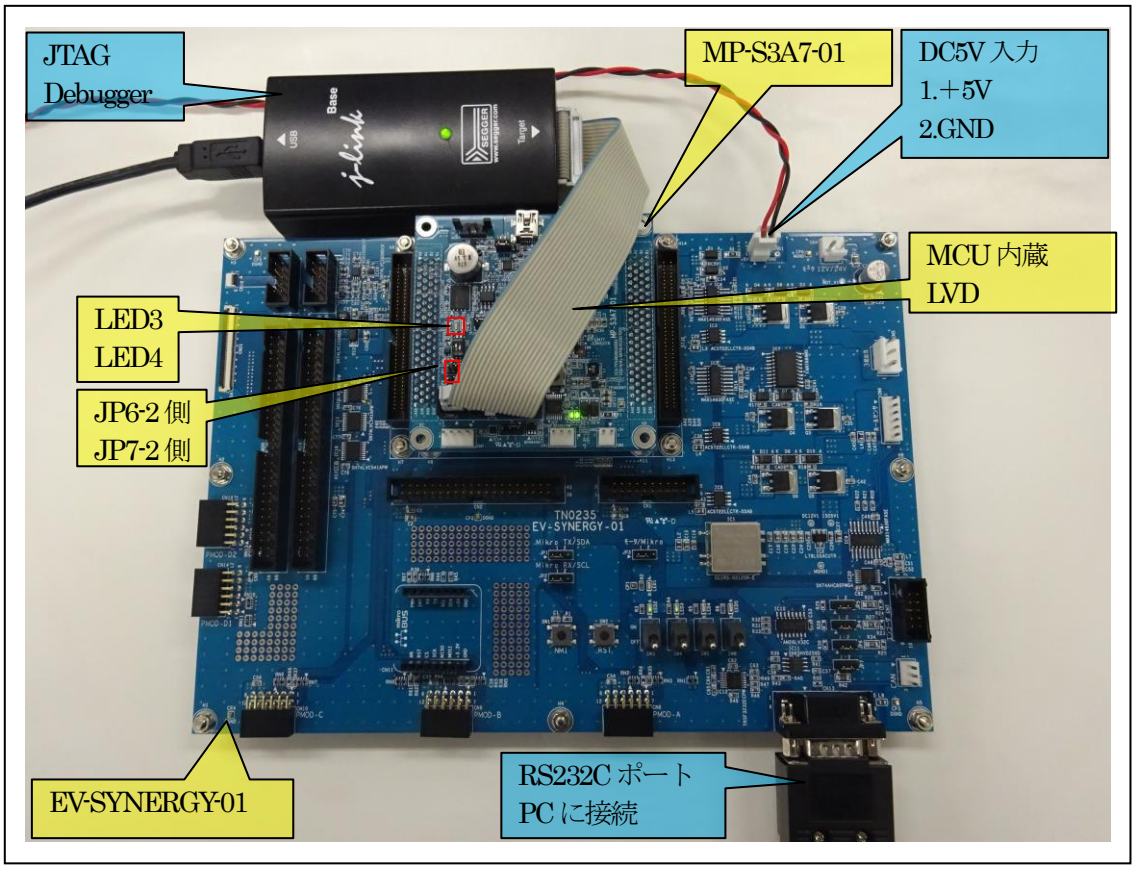
④端末の設定



USB シリアルコンバータ使用時に CR コードがカットされる設定の場合は、受信：LF にして下さい。

赤枠の設定にする。

4．動作構成

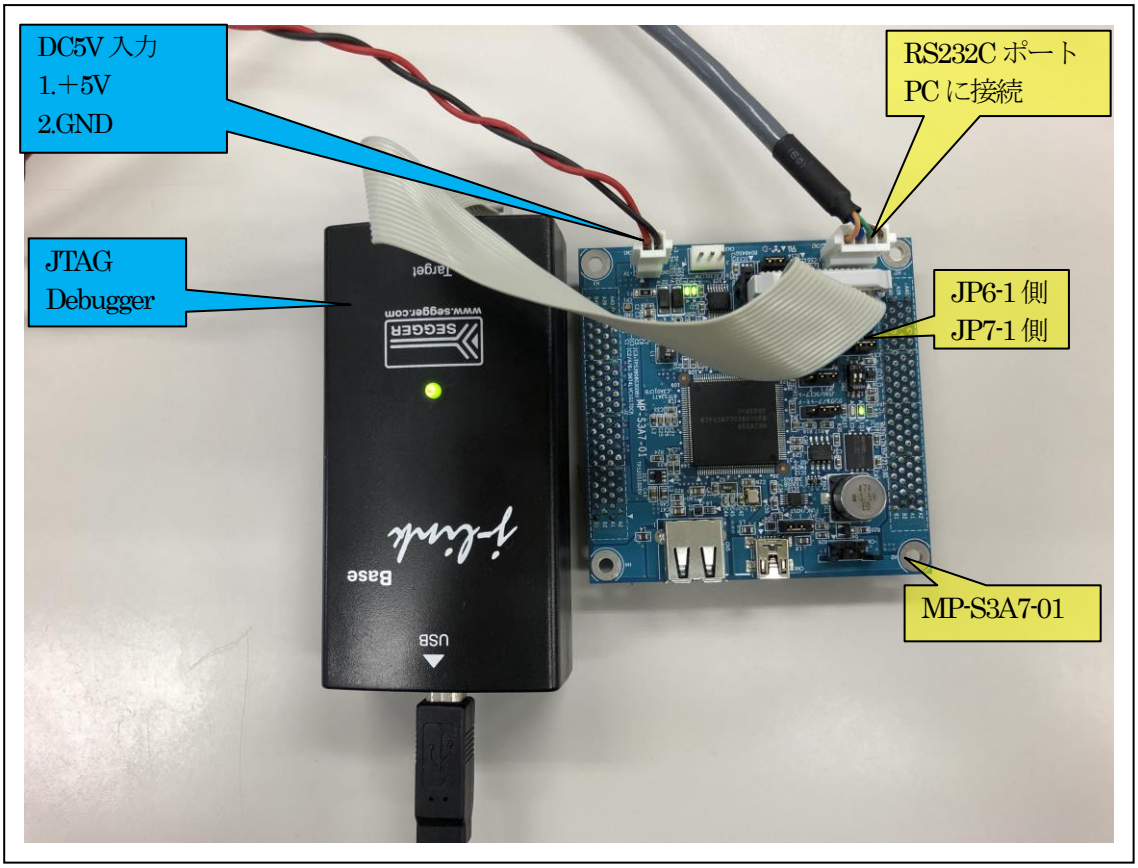


①PC 機と接続する RS232C ケーブルは、市販「クロスケーブル」でも可能です。
②USB-シリアル変換ケーブルを使用される場合は、「StarTech.com 社　ICUSB232FIN」推奨
③自作する場合は、下記の配線になります。

①PC 機と接続する RS232C ケーブルは、市販「クロスケーブル」でも可能です。
②USB-シリアル変換ケーブルを使用される場合は、「StarTech.com 社　ICUSB232FIN」推奨
③自作する場合は、下記の配線になります。

EV-SYNERGY-xx			PC-Windows	
DSUB 9pin オス			DSUB 9pin オス	
1	NC		1	NC
2	RXD	●	2	RXD
3	TXD	●	3	TXD
4	NC		4	DTR
5	GND	●	5	GND
6	NC		6	DSR
7	RTS	●	7	RTS
8	CTS	●	8	CTS
9	NC		9	NC

【MP-S3A7-01】のみ使用の場合



①PC 機と接続する RS232C ケーブルは、製作が必要です。
②「RS232C-Driver」は、下記 URL の「RS232CAB4」を推奨します。
http://tool-kobo.ddo.jp/Files/Product/RS232_422/RS232CAB.htm

MP-S5D9-01(CN8)

4pin メス	
1	DC3.3V
2	TXD2
3	RXD2
4	GND

H4P-SHF-AA

RS232C Driver

PC-Windows

DSUB 9pin メス	
1	NC
2	RXD
3	TXD
4	DTR
5	GND
6	DSR
7	RTS
8	CTS
9	NC

５．「S3A7_e2std_LVD」サンプルの説明

５－１．「LVD_HAL」フォルダ構成とファイル名

S3A7_e2std_RTC¥LVD_HAL		
Debug	LVD_HAL.elf	ELF ファイル、JTAG で使用
	LVD_HAL.map	MAP ファイル、アドレス情報管理
	LVD_HAL.srec	モトローラーHEX ファイル
	その他	自動生成ファイル
script	S3A7.ld	ロケーション定義ファイル
Src	hal_entry.c	エントリーファイル
	LVD_hal.c	サンプルファイル
MP-S3A7-01（リンク指定）	led.c	LED 処理モジュール
	led.h	led_brink.c 用ヘッダーファイル
	sic2.c	シリアル通信処理モジュール
	sci2.h	sci2.c 用ヘッダーファイル
	stchar.c	文字系処理モジュール
	stcahr.h	stchar.c 用ヘッダーファイル-
synergy_gen	Generate を行うと作成されるファイル	
synergy	Generate を行うと作成されるファイル	
synergy_cfg		
Configuration.xml	プロジェクト Generation ファイル	
PIN-MP-S3A7-01.pincfg	PIN configuration 用ファイル	
LVD_HAL Debug.jlink	Jlink デバッガー用ファイル	
その他	自動生成ファイル	

５－２．サンプルの動作説明

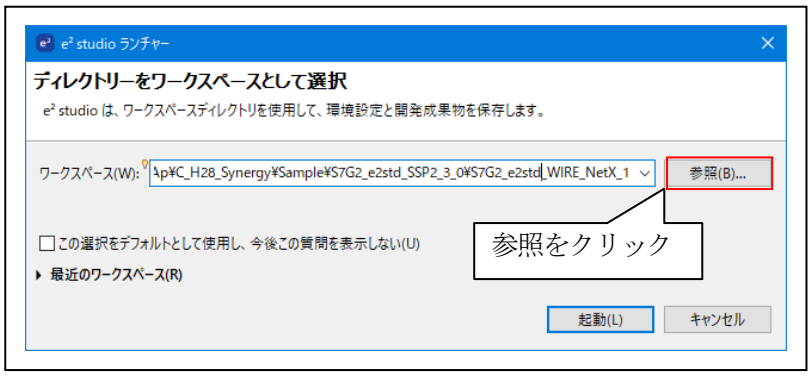
① ソフトタイマーを利用して MP 基板上 LED3 を 100msec 毎に点滅する。

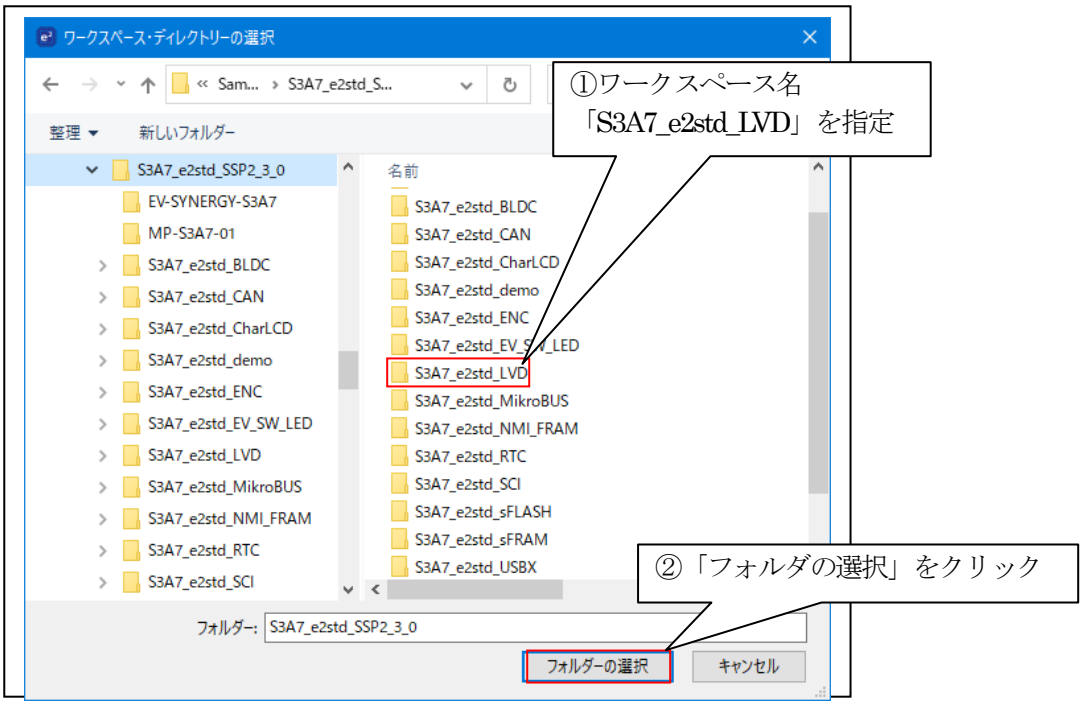
② VCC が 3.10V 以下になったら lvd_callback()関数内で MP 基板上 LED4 を点灯する。

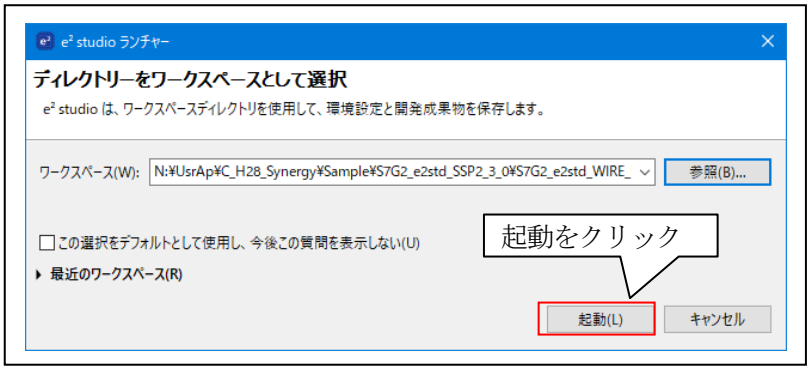
③ lvd_callback()関数内で閉ループ

６．「S3A7_e2std_LVD」をインポートする。

６－１．ワークスペース名の指定







６－２．プロジェクトのインポート

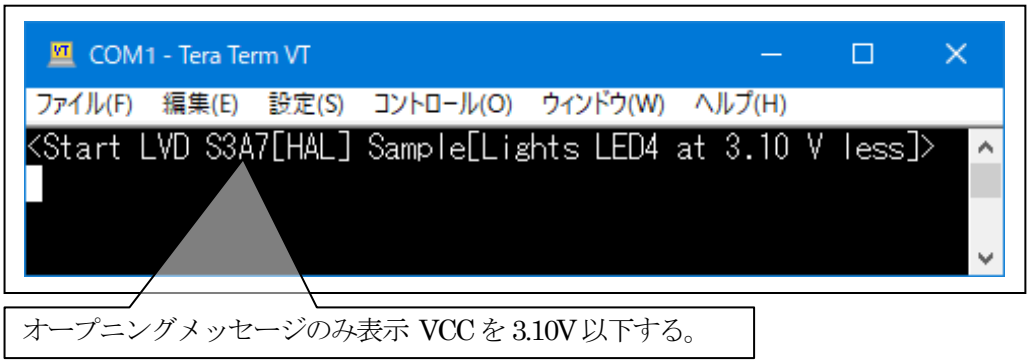
☆詳細操作は「e2studio_synergy_Import.pdf」の２項を参照して下さい。

７．デバッグ操作

７－１．デバッグ構成の設定
☆詳細操作は「e2studio_synergy_Import.pdf」の３－１項を参照して下さい。

７－２．デバッグの開始
☆詳細操作は「e2studio_synergy_Import.pdf」の３－２項を参照して下さい。

＜LVD_HAL 実行画面＞



オープニングメッセージのみ表示 VCC を 3.10V 以下する。

７－３．デバッグの終了
☆詳細操作は「e2studio_synergy_Import.pdf」の３－３項を参照して下さい。

８．注意事項

・本文書の著作権は、エーワン（株）が保有します。
・本文書を無断での転載は一切禁止します。
・本文書に記載されている内容についての質問やサポートはお受けすることが出来ません。
・本文章に関して、ルネサス　エレクトロニクス社への問い合わせは御遠慮願います。
・本文書の内容に従い、使用した結果、損害が発生しても、弊社では一切の責任は負わないものとします。
・本文書の内容に関して、万全を期して作成しましたが、ご不審な点、誤りなどの点がありましたら弊社までご連絡くだされば幸いです。
・本文書の内容は、予告なしに変更されることがあります。

９．商標

・e2studio は、ルネサス　エレクトロニクス株式会社の登録商標、または商品名称です。
・Renesas Synergy™および S3A7/S5D9/S7G2 は、ルネサス　エレクトロニクス株式会社の登録商標、または商品名です。
・その他の会社名、製品名は、各社の登録商標または商標です。

１０．参考文献

・「S3A7　ユーザーズマニュアル　ハードウェア編」　ルネサス　エレクトロニクス株式会社
・「S5D9　ユーザーズマニュアル　ハードウェア編」　ルネサス　エレクトロニクス株式会社
・「S7G2　ユーザーズマニュアル　ハードウェア編」　ルネサス　エレクトロニクス株式会社
・ルネサス　エレクトロニクス株式会社提供のサンプル集
・「e2studio ユーザーズマニュアル　入門ガイド」　ルネサス　エレクトロニクス株式会社
・「SSP vx.x.x User's Manual」　ルネサス　エレクトロニクス株式会社
・「X-Ware Component Documents for Renesas Synergy™」ルネサス　エレクトロニクス株式会社
・その他

〒486-0852
愛知県春日井市下市場町 6-9-20
エーワン株式会社
https://www.robin-w.com